

# PLECS WORKSHOP

Processor-in-the-Loop Simulation und Advanced Modeling of Power Electronic Systems Tag 2  
RWTH Aachen, October 28, 2015

---

08:30	Registrierung
09:00	<b>Analyse Tools (Neue Multitone Analyse)</b> <ul style="list-style-type: none"><li>▶ Steady-State Analyse</li><li>▶ AC-Sweep und Impulse Response Analyse</li></ul> Übung: Regelungsdesign eines Sperrwandlers
10:15	Pause
10:30	<b>Prinzip einer Processor-in-the-Loop (PIL) Simulation</b> <ul style="list-style-type: none"><li>▶ Integration von PIL</li><li>▶ Framework in ein bestehendes Projekt einbetten</li><li>▶ PLECS für PIL aufsetzen</li></ul> Übung: PIL Simulation für eine BLDC Motoren Regelung
12:00	Mittagspause
13:00	<b>Prinzip einer Processor-in-the-Loop (PIL) Simulation (Fortführung)</b> Übung: PIL Simulation für eine BLDC Motoren Regelung
14:00	Pause
14:15	<b>Code Einbettung via C-Script und DLL Block</b> <ul style="list-style-type: none"><li>▶ Solver Schnittstellen</li><li>▶ Abtastzeitpunkte</li><li>▶ DLL Block</li></ul> Übung: Verwendung des C-Script Blocks
17:00	Ende Tag 2
Kontakt:	<a href="mailto:info@plexim.com">Plexim GmbH, +41 44 533 51 00, info@plexim.com</a>
Tagungsort:	E.ON Energy Research Center Main Building (RWTH Aachen), Mathieustrasse 10, 52074 Aachen
Bemerkung:	Dieser Workshop am 28. Oktober richtet sich an Personen, die bereits Erfahrung mit der Simulationssoftware PLECS gesammelt haben. Am 27. Oktober wird ein weiterer Workshop am selben Tagungsort stattfinden.